



# Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT)

*Andrew S. Tanenbaum, Todd Austin*



**Download**



**Online Lesen**

**Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT)** Andrew S. Tanenbaum, Todd Austin

Von der digitalen Logik zum Parallelrechner  
Gebundenes Buch

Dieses erfolgreiche Grundlagenwerk bietet in der aktuellen 6. Auflage eine detaillierte Einführung in die Computerarchitektur. Klar und verständlich in Aufbau und Inhalt wendet sich dieses Buch an alle, die in Selbststudium oder Vorlesung detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten. Das Buch stellt den Aufbau von Rechnern als eine Hierarchie von Ebenen dar, deren Funktionen und Implementierung detailliert beschrieben werden. Diese strukturierte Darstellung ermöglicht einen guten Überblick als auch ein tiefgehendes Verständnis des Stoffes. Übersichtlich aufgebaut und in Tanenbaums bekannt lockerem Stil geschrieben, wendet sich dieses Buch an Studierende und Praktiker, die detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten. Viele Übungsaufgaben, ein kommentiertes Literaturverzeichnis und ein umfangreiches Glossar der aktuellen Fachbegriffe machen das Buch zu einem idealen Lehr-, Lern- und Nachschlagewerk.

**EXTRAS ONLINE:**

Für Dozenten: US-Vorlesungsfolien, alle Abbildungen aus dem Buch

Für Studenten: Lösungen zu den Übungsaufgaben des Buchs, 8088 Assembler und Tracer Toolkit, Mic-1 MVV Simulation Environment

ANDREW S. TANENBAUM gilt mit sechs internationalen Bestsellern zur Informatik als einer der erfolgreichsten Autoren seines Fachs. Er lehrt und forscht er an der Vrije Universiteit in Amsterdam.

TODD AUSTIN ist Professor für Informatik an der University of Michigan.

**AUS DEM INHALT:**

Bausteine der digitalen Logik, Prozessorchips, Busse und Speichertechnologien: DRAM, ROM, EPROM, EEPROM, FLASH

Befehlssatzarchitektur für CISC und RISC sowie VLIW

Mikroarchitektur von Prozessoren: Registersätze, ALU, Caches, Pipelining, Sprungvorhersage, Out-of-Order Ausführung und superskalare Prozessoren...

 [Download Rechnerarchitektur: Von der digitalen Logik zum Paralle...](#)  
[...pdf](#)

 [Read Online Rechnerarchitektur: Von der digitalen Logik zum Paralle...](#)  
[...pdf](#)

# Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT)

*Andrew S. Tanenbaum, Todd Austin*

**Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT)** Andrew S. Tanenbaum, Todd Austin

Von der digitalen Logik zum Parallelrechner

Gebundenes Buch

Dieses erfolgreiche Grundlagenwerk bietet in der aktuellen 6. Auflage eine detaillierte Einführung in die Computerarchitektur. Klar und verständlich in Aufbau und Inhalt wendet sich dieses Buch an alle, die in Selbststudium oder Vorlesung detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten. Das Buch stellt den Aufbau von Rechnern als eine Hierarchie von Ebenen dar, deren Funktionen und Implementierung detailliert beschrieben werden. Diese strukturierte Darstellung ermöglicht einen guten Überblick als auch ein tiefgehendes Verständnis des Stoffes. Übersichtlich aufgebaut und in Tanenbaums bekannt lockerem Stil geschrieben, wendet sich dieses Buch an Studierende und Praktiker, die detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten. Viele Übungsaufgaben, ein kommentiertes Literaturverzeichnis und ein umfangreiches Glossar der aktuellen Fachbegriffe machen das Buch zu einem idealen Lehr-, Lern- und Nachschlagewerk.

EXTRAS ONLINE:

Für Dozenten: US-Vorlesungsfolien, alle Abbildungen aus dem Buch

Für Studenten: Lösungen zu den Übungsaufgaben des Buchs, 8088 Assembler und Tracer Toolkit, Mic-1 MVV Simulation Environment

ANDREW S. TANENBAUM gilt mit sechs internationalen Bestsellern zur Informatik als einer der erfolgreichsten Autoren seines Fachs. Er lehrt und forscht er an der Vrije Universiteit in Amsterdam. TODD AUSTIN ist Professor für Informatik an der University of Michigan.

AUS DEM INHALT:

Bausteine der digitalen Logik, Prozessorchips, Busse und Speichertechnologien: DRAM, ROM, EPROM, EEPROM, FLASH

Befehlssatzarchitektur für CISC und RISC sowie VLIW

Mikroarchitektur von Prozessoren: Registersätze, ALU, Caches, Pipelining, Sprungvorhersage, Out-of-Order Ausführung und superskalare Prozessoren...

## **Downloaden und kostenlos lesen Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) Andrew S. Tanenbaum, Todd Austin**

---

800 Seiten

Kurzbeschreibung

Dieses erfolgreiche Grundlagenwerk bietet in der aktuellen 6. Auflage eine detaillierte Einführung in die Computerarchitektur. Klar und verständlich in Aufbau und Inhalt wendet sich dieses Buch an alle, die in Selbststudium oder Vorlesung detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten.

---

Das Buch stellt den Aufbau von Rechnern als eine Hierarchie von Ebenen dar, deren Funktionen und Implementierung detailliert beschrieben werden. Diese strukturierte Darstellung ermöglicht einen guten Überblick als auch ein tiefgehendes Verständnis des Stoffes. Übersichtlich aufgebaut und in Tanenbaums bekannt lockerem Stil geschrieben, wendet sich dieses Buch an Studierende und Praktiker, die detailliertes Wissen über alle wichtigen Bereiche der Computerarchitektur erwerben möchten. Viele Übungsaufgaben, ein kommentiertes Literaturverzeichnis und ein umfangreiches Glossar der aktuellen Fachbegriffe machen das Buch zu einem idealen Lehr-, Lern- und Nachschlagewerk.

EXTRAS ONLINE: Für Dozenten: US-Vorlesungsfolien, alle Abbildungen aus dem Buch

Für Studenten: Lösungen zu den Übungsaufgaben des Buchs, 8088 Assembler und Tracer Toolkit, Mic-1 MVV Simulation Environment

---

AUS DEM INHALT:

Bausteine der digitalen Logik, Prozessorchips, Busse und Speichertechnologien: DRAM, ROM, EPROM, EEPROM, FLASH

Befehlssatzarchitektur für CISC und RISC sowie VLIW

Mikroarchitektur von Prozessoren: Registersätze, ALU, Caches, Pipelining, Sprungvorhersage, Out-of-Order Ausführung und superskalare Prozessoren

Prozessoren für eingebettete Systeme, Netzwerkprozessoren, Grafikprozessoren

Peripheriekomponenten: Festplatten, SSD, CD, DVD, Blu-Ray, Wiimote, Kinect, Touchscreen, Flachbildschirme

Betriebssystemkonzepte: Virtueller Speicher, E/A-Operationen, Prozessverwaltung

Assemblieren, Binden und Laden von Programmen

Parallele Systeme: Mehrkernprozessoren, Multiprozessoren und Multicomputer

---

ANDREW S. TANENBAUM gilt mit sechs internationalen Bestsellern zur Informatik als einer der erfolgreichsten Autoren seines Fachs. Er lehrt und forscht er an der Vrije Universiteit in Amsterdam.

TODD AUSTIN ist Professor für Informatik an der University of Michigan.

Download and Read Online Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) Andrew S. Tanenbaum, Todd Austin #7KFAR6C1NHG

Lesen Sie Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin für online ebook  
Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin Kostenlose PDF d0wnl0ad, Hörbücher, Bücher zu lesen, gute Bücher zu lesen, billige Bücher, gute Bücher, Online-Bücher, Bücher online, Buchbesprechungen epub, Bücher lesen online, Bücher online zu lesen, Online-Bibliothek, greatbooks zu lesen, PDF Beste Bücher zu lesen, Top-Bücher zu lesen  
Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin Bücher online zu lesen.  
Online Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin ebook PDF herunterladen  
Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin Doc  
Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin Mobipocket  
Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner (Pearson Studium - IT) von Andrew S. Tanenbaum, Todd Austin EPub